

## 8. RESULTADOS PREVISTOS

### Subapartados

- 8.1. Valores cuantitativos estimados para los indicadores y su justificación  
 8.2. Procedimiento general de la Universidad para valorar el progreso y los resultados de aprendizaje de los estudiantes en términos de las competencias del apartado 3

### 8.1. Valores cuantitativos estimados para los indicadores y su justificación

La presente titulación de máster substituye al segundo ciclo de la titulación de Ingeniería Electrónica y al Máster en Ingeniería Electrónica. Para analizar los resultados se presenta la siguiente tabla con datos históricos de ambas titulaciones (datos facilitados por el GPAQ - gabinete técnico de la propia universidad):

Ingeniería Electrónica	2002-03	2003-04	2004-05	2005-06	2006-07	2007-08	2008-09	2009-10	2010-11
Tasa de graduación (año entrada del estudiante)	14,3%	6,4%	8,0%	6,8%	5,7%	6,7%			
Tasa de abandono (año entrada del estudiante)	21,4%	21,3%	31,0%	24,3%	28,0%	20,0%			
Tasa de eficiencia (año titulación del estudiante)						87,7%	89,3%	66,8%	91,2%
Número de titulados en el año						29	28	19	28
Mediana de permanencia (año titulación estudiante)						5,38	5,07	6,00	4,68

Máster en Ingeniería Electrónica	2006-07	2007-08	2008-09	2009-10	2010-11
Tasa de graduación (año entrada del estudiante)	51,2%	34,1%	20,8%	31,7%	
Tasa de graduación itinerario presencial	59,1%	42,9%	41,7%	40,0%	
Tasa de graduación itinerario semipresencial	42,9%	26,1%	0,0%	29,0%	
Tasa de abandono (año entrada del estudiante)	25,6%	34,1%	45,8%	26,8%	
Tasa de abandono itinerario presencial	27,3%	28,6%	50,0%	10,0%	
Tasa de abandono itinerario semipresencial	23,8%	39,1%	41,7%	32,0%	
Tasa de eficiencia (año titulación del estudiante)	59,8%	72,7%	86,6%	85,0%	
Número de titulados en el año			11	17	16
Mediana de permanencia (año titulación estudiante)			2,55	2,71	3,50

Donde:

- Tasa de graduación: porcentaje de estudiantes que finalizan la enseñanza en el tiempo previsto o en un año académico más en relación a la cohorte de entrada.
- Tasa de abandono: porcentaje entre el número total de estudiantes de nuevo ingreso en un mismo año que no estarán matriculados en la titulación en el tiempo previsto de la titulación ni en el año siguiente.
- Tasa de eficiencia: porcentaje entre el número total de créditos teóricos del plan de estudios por el número de graduados y el total de créditos realmente matriculados.

Analizando los resultados puede verse que entre las dos titulaciones tienen un rendimiento académico de unos 40 titulados al año.

La tasa de graduación es baja en la titulación de Ingeniería Electrónica debido básicamente a que la mediana de permanencia de los estudiantes es muy elevada, cercana a 5 años, cuando el plan de estudios está planificado únicamente para 2. Ello es debido a que el perfil de estudiantes matriculados en el segundo ciclo de Ingeniería Electrónica son ingenieros técnicos que están desarrollando su actividad profesional y la compaginan con los estudios. Ello tiende a alargar en gran medida su mediana de permanencia. En el master, sin embargo, el perfil de estudiantes que predomina actualmente es el de doble titulación, los cuales cursan 60 créditos en el máster, habiendo sido previamente cursados los restantes 60, ya sea en la titulación de Ingeniería Electrónica o en el segundo ciclo de Ingeniería de Telecomunicación. Esto último permite elevar las tasas de graduación en el máster respecto a las de Ingeniería Electrónica. Finalmente, cabe destacar que el perfil de estudiante de doble titulación suele ser a tiempo completo, y por ello, la tasa de graduación es superior al 40% en el itinerario presencial y sensiblemente inferior en el semipresencial.

La formación continuada es un pilar fundamental de la actualización de los profesionales en todas las disciplinas. Creemos que en buena medida la flexibilidad ofrecida en las dos titulaciones de Ingeniería Electrónica ofrecidas en la ETSETB los últimos años han sido claves para el éxito de ambas titulaciones. Por todo ello, se propone seguir ofreciendo esta flexibilidad al, por un lado, permitir matrícula indistinta en la modalidad semipresencial o presencial, así como al no imponer unas tasas de graduación, abandono y eficiencia restrictivas.

Se considera que la nueva titulación de máster tendrá dos tipologías de perfil de estudiantes. Por una parte se mantendrá un porcentaje de estudiantes similares a los actuales, pero por otro lado, se espera un número elevado de otros estudiantes que provengan del Grado en Ingeniería de Sistemas Electrónicos de la ETSETB. Este grado se implantó hace 3 años y la primera promoción aún no se ha graduado. Ello podrá contribuir a mejorar las tasas tanto de graduación como de eficiencia.

Teniendo en cuenta todo lo anterior, se considera como primera estimación objetivo las siguientes tasas **para aquellos estudiantes matriculados en la modalidad presencial:**

**Tasa de graduación: 50%**  
**Tasa de abandono: 25%**  
**Tasa de eficiencia: 85%**

~~Estas tasas serán calculadas con la población de estudiantes que se dediquen a tiempo completo a sus estudios de máster.~~

**Para aquellos estudiantes que cursen la modalidad semipresencial se estiman unas tasas:**

**Tasa de graduación: 30%**  
**Tasa de abandono: 35%**  
**Tasa de eficiencia: 75%**

Se proponen unas tasas de rendimiento más modestas en este segundo caso debido a la casuística habitual que presenta este tipo de estudiantes, los cuales han de compaginar actividades académicas con su vida laboral normal.

Cabe destacar por último, que la experiencia que se posee en la impartición de las modalidades semipresencial y presencial de unos mismos estudios indican que existe una amplia movilidad de los estudiantes entre ambas modalidades, siendo por tanto difícil establecer una división clara entre ambos perfiles.